國立臺灣科技大學

電子工程系

嵌入式系統設計實習

串聯介面通訊

|  |  |
| --- | --- |
| 指導老師： | 陳武田老師 |
|  |  |
| 實習組別： | 第十三組 |
|  |  |
| 實習組員： | 四電子三甲B9502004葉俊邑 |
|  | 四電子三甲B9502022楊竣宇 |
|  | 四電子三甲B9502028陳敬翔 |

報告日期：民國九十八年五月二十九日

§～catalog～§

[1. 實習目的： 3](#_Toc226102947)

[2. 實習說明： 3](#_Toc226102948)

[3. 實習原理： 3](#_Toc226102949)

[4. 設計內容： 21](#_Toc226102950)

[5. 設備及材料： 23](#_Toc226102951)

[6. 實做及查錯 23](#_Toc226102952)

[7. 實習結果 24](#_Toc226102953)

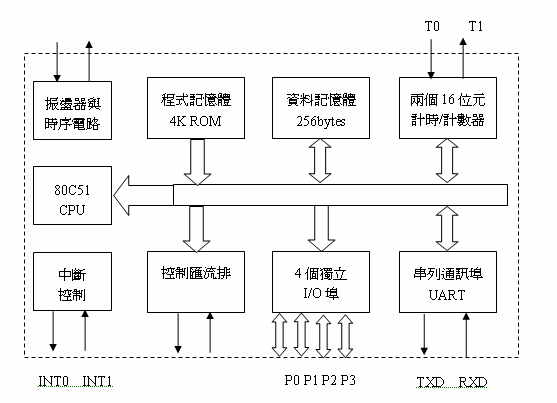
[8. 實習討論 27](#_Toc226102954)

[9. 實習心得 27](#_Toc226102955)

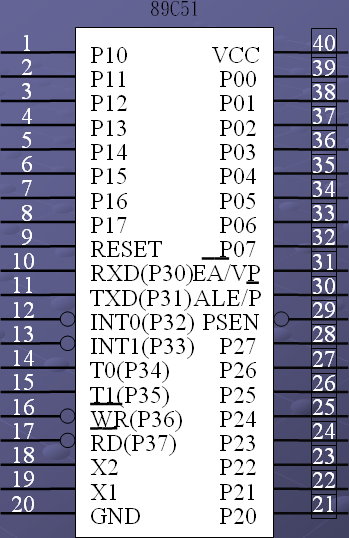
[10. 參考資料 27](#_Toc226102956)

[11. 附件 28](#_Toc226102957)

1. 實習目的：
   1. 了解UART通訊原理及8051對RS-232的通訊方式。
2. 實習說明：
   1. 從電腦的RS-232將電腦鍵盤輸入的傳送出去，再由8051的UART功能接收並顯示在LCD上
3. 實習原理：
   1. 8051功能與結構：
      1. 8051的基本功能特性
         1. 8 位元CPU。
         2. 32條雙向可獨立定址的I/O埠。
         3. 4K程式記憶體(ROM)，外部可擴充至64K；
         4. 128byte資料記憶體(RAM)，外部可擴充至64K
         5. 2個16位元計時/計數器, 5個中斷源，
         6. 全雙工的串列通訊埠(UART)
         7. 具有布林運算能力。
      2. 8051內部結構圖：

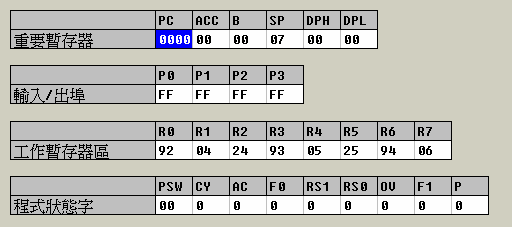


* + 1. 8051接腳電路：



* + 1. 8051內部組成：
       1. 中央處理單元(CPU)。
       2. 內部程式記憶體(ROM)-4KB。
       3. 內部資料記憶體(RAM)-256Bytes。
       4. 振盪與時序電路(12MHZ)。
       5. I/O埠(P0,P1,P2,P3)。
       6. 計時/計數器。
       7. 中斷控制電路。
       8. 串列通訊UART
    2. 一般通用暫存器：
       1. ACC：最重要的暫存器，運算與資料轉移都透過 ACC
       2. PC :程式計數器, 記載著程式下一個待執行指令位址。
       3. B 暫存器：用於乘法，除法指令的輔助暫存器。
       4. PSW 程式狀態字組：記錄程式運作時，CPU各種狀態。
       5. SP堆疊指標：重置(RESET)時，堆疊指標設為07H
       6. DPTR資料指標暫存器16位元暫存器。由DPH，DPL兩個 8位元暫存器組成。
       7. 工作暫存器：共有 RB0、RB1、RB2、RB3四組工作暫存器庫。每個暫存器庫有8個8位元暫存器，分別為R0、R1、R2、R3、R4、R5、R6、R7。

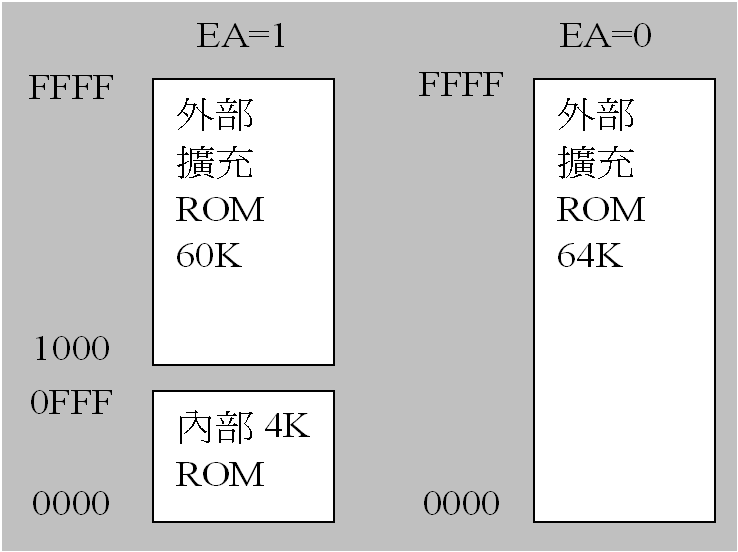
* + 1. 暫存器結構圖：



* + 1. PSW程式狀態字：

|  |  |  |
| --- | --- | --- |
| 位元 | 名稱 | 功能 |
| D7 | CY：進位旗標或借位旗標 | (Carry Flag)進位旗標，用來表示算術指令運算後的結果，其資料的bit 7是否有進位或借位。  加法運算時(ADD)的結果：有進位C=1，沒有進位C=0。  減法運算時(SUB)的結果：有借位C=1，沒有借位C=0。 |
| D6 | AC：半進位旗標或半借位旗標 | (Aux Carry Flag)半進位旗標，用來表示運算後資料的bit 3是否有向bit 4進位或借位。  加法運算時(ADD)的結果：有進位AC=1，沒有進位 AC=0。  減法運算時(SUB)的結果：有借位AC=1，沒有借位 AC=0。 |
| D5 | F0：通用位元 | 可作為一般的讀/寫位元。 |
| D4 | RS1：暫存器庫選擇位元1 | 暫存器庫選擇(Regiser Bank Select)位元1及位元0。  RS1 RS0 暫存器庫選擇  0 0 RB0(位址00h-07h)  0 1 RB1(位址08h-0Fh)  1 0 RB2(位址10h-17h)  1 1 RB3(位址18h-1Fh) |
| D3 | RS0：暫存器庫選擇位元0 |
| D2 | OV：溢位旗標 | (Over)溢位旗標，表示程式經算術或邏輯運算後的結果是否有溢位，若是OV=1，若不是 OV=0。 |
| D1 | - | 空位元 |
| D0 | P：同位元旗標 | (Parity)同位元旗標，表示累積器的內容為奇數個“1”則P=0，偶數個“1”則P=1。 |

* + 1. 8051記憶體介紹：



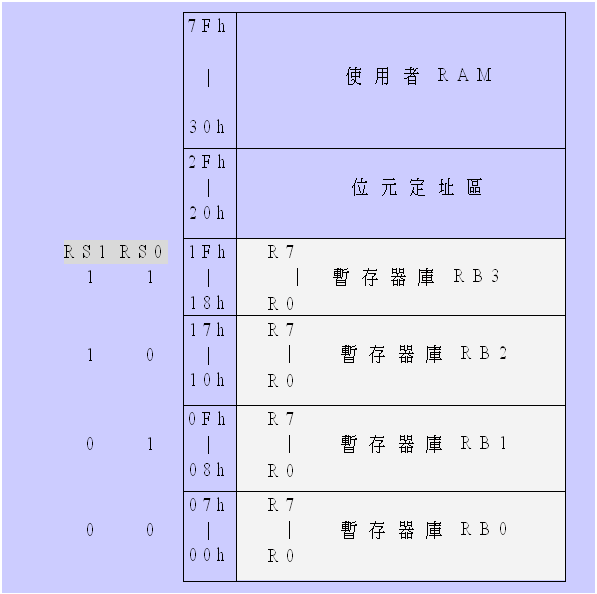
* + 1. 中斷向量位址：

|  |  |  |
| --- | --- | --- |
| 中斷 | 位址 | 功能 |
| RESET | 0000H | 系統重置啟始位址 |
| INT0 | 0003H | 外部中斷INT0向量 |
| INT1 | 0013H | 外部中斷INT1向量 |
| TIMER0 | 000BH | 計時計數中斷TIMER0向量 |
| TIMER1 | 001BH | 計時計數中斷TIMER1向量 |
| TIMER2 | 002BH | 計時計數中斷TIMER2向量 |
| UART | 0023H | 串列埠中斷向量 |

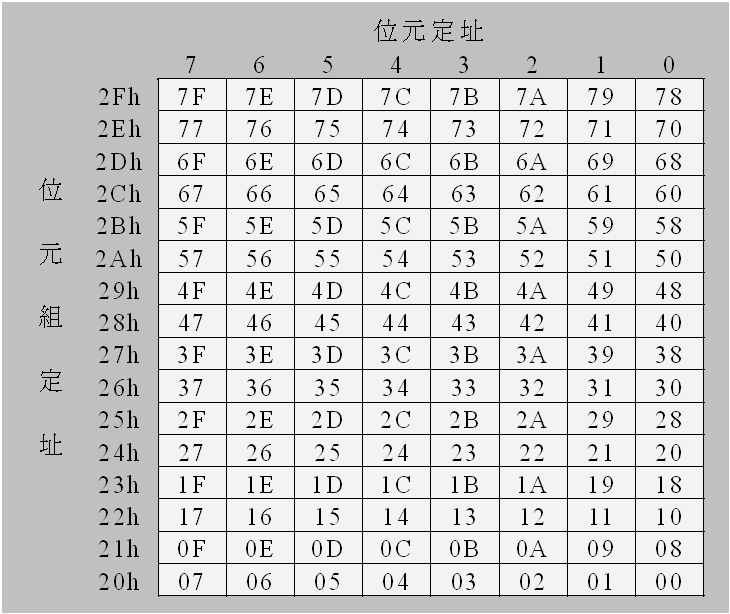
* + 1. 資料記憶體結構：



* + 1. 暫存器庫：



* + 1. 可位元定址區：



* + 1. 中斷向量位址：

|  |  |  |
| --- | --- | --- |
| 中斷 | 位址 | 功能 |
| RESET | 0000H | 系統重置啟始位址 |
| INT0 | 0003H | 外部中斷INT0向量 |
| INT1 | 0013H | 外部中斷INT1向量 |
| TIMER0 | 000BH | 計時計數中斷TIMER0向量 |
| TIMER1 | 001BH | 計時計數中斷TIMER1向量 |
| TIMER2 | 002BH | 計時計數中斷TIMER2向量 |
| UART | 0023H | 串列埠中斷向量 |

* 1. LCD液晶顯示器：
     1. LCD液晶顯示器功能：
        1. 14支接腳的IC。
        2. LCD顯示器內部具有字元產生器，因此它可以接收ASCII字元碼。
        3. 供許多LCD顯示方式的控制指令，例如清除顯示畫面、游標歸位、顯示On/Off、游標On/Off、閃爍顯示、游標移動等功能。
     2. LCD液晶簡介：
        1. LCD（Liquid Crystal Display）液晶顯示器，顯示方式可分為：文字型LCD與繪圖型LCD兩種。
        2. 常見文字型LCD有16字X2列、20字X2列、40字X2列幾種
        3. 介面以14支信號接腳最為常見。
     3. LCD接腳圖與功能：

|  |  |
| --- | --- |
|  |  |

* + 1. LCD內部結構與功能：
       1. 文字型LCD內部結構包括指令暫存器（IR）、資料暫存器（DR）、顯示記憶體（DD RAM）、與字元產生器ROM（CG ROM）。
       2. DD RAM：對應LCD顯示器上的記憶體。當ASCII資料寫入DD RAM，對應的位址就會顯示該字元。
       3. CG ROM：LCD內部有預存192個5x7點陣字型。這些資料只能讀取，不能更改，所以只要將ASCII寫入DD RAM，對應的點陣字型會顯示在指定的位址上。
       4. 區分為指令暫存器（IR）與資料暫存器（DR），由RS來選擇。
       5. IR主要作用是接受所下達的各項控制指令，諸如清除顯示內容、游標位移、顯示資料RAM（DD RAM）的位址以及字型產生ROM（CG ROM）的位址等等指令。
       6. DR主要作用存取DD RAM與CG ROM中的資料。當欲將資料寫入DD RAM或CG ROM時，並非直接寫入，而是透過DR作為緩衝。LCD執行寫入的程序是先將資料載入DR，然後再自動轉換至DD RAM或CG ROM。
    2. 暫存器之選擇與控制介面信號：

|  |  |  |  |
| --- | --- | --- | --- |
| E | RS | R/W | 作用 |
| 1 | 0 | 0 | 寫入指令暫存器（IR） |
| 1 | 0 | 1 | 讀取忙碌旗標（BF）或位址計數器（AC） |
| 1 | 1 | 0 | 寫入資料暫存器（DR） |
| 1 | 1 | 1 | 讀取資料暫存器（DR） |

* + 1. LCD晶片輸出入：



* + 1. 計算LCD記憶體位址：

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| 80H | 81 H | 82 H | … | 91 H | 92 H | 93 H |
| C0 H | C1 H | C2 H | … | D1 H | D2 H | D3 H |

* + 1. 電路製作：
       1. 一組8位元的輸出埠（P0）當資料線（DB0～DB7）。
       2. 三條輸出點（P1.0～P1.2）當控制線（E，RW，RS）。
       3. RL接地，或接可變電壓，調整明亮度。
    2. 程式流程：
       1. 設定LCD使用模式為8位元，5X10點矩陣字型，兩行字顯示。
       2. 設定螢幕與游標狀態。
       3. 清除螢幕（CMD=1）。
       4. 設定顯示位址。
       5. 將資料寫入資料暫存器。
  1. 鍵盤掃描控制電路：

4X4按鍵的控制電路，使用8051埠28條I/O線做16個按鍵的鍵盤掃描，由P2.0～P2.3送出掃描信號，而由P2.4～P2.7讀取按鍵資料返回碼。以程式掃描的方式來偵測湔一按鍵按下，一次掃描一行四個按鍵，掃描的順序如下：

* + 1. 送出掃描信號1110共掃描第一行的四個按鍵，讀取按鍵資料，判斷該行是否有鍵按下，若有鍵按下，則連接至被按下的該鍵返回線狀態為0。
    2. 送出掃描信號1101以掃描第二行的四個按鍵，讀取按鍵資料，判斷該行是否有鍵按下。
    3. 送出掃描信號1011以掃描第三行的四個按鍵，讀取按鍵資料，判斷該行是否有鍵按下。
    4. 送出掃描信號0111以掃描第四行的四個按鍵，讀取按鍵資料，判斷該行是否有鍵按下。
    5. 回到步驟Ⅰ繼續做按鍵掃描。
    6. 按鍵編號、掃描信號與讀取按鍵資料返回碼：

以上的步驟連續地重覆，若有按鍵被按下，就將該按鍵解碼出來，至於如何解碼，可以使用雙重迴圈做計數編號，當某一按鍵按下時，其按鍵編號便是計數編號，有關按鍵編號、掃描信號及讀取按鍵資料返回碼列表如下：

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 鍵號 | 按鍵資料輸入碼 | | | | 掃描輸出信號 | | | | 所偵測的按鍵 |
|  | P2.7 | P2.6 | P2.5 | P2.4 | P2.3 | P2.2 | P2.1 | P2.0 |  |
| 0 | 1 | 1 | 1 | 0 | 1 | 1 | 1 | 0 | K0鍵 |
| 1 | 1 | 1 | 0 | 1 | 1 | 1 | 1 | 0 | K1鍵 |
| 2 | 1 | 0 | 1 | 1 | 1 | 1 | 1 | 0 | K2鍵 |
| 3 | 0 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | K3鍵 |
| 4 | 1 | 1 | 1 | 0 | 1 | 1 | 0 | 1 | K4鍵 |
| 5 | 1 | 1 | 0 | 1 | 1 | 1 | 0 | 1 | K5鍵 |
| 6 | 1 | 0 | 1 | 1 | 1 | 1 | 0 | 1 | K6鍵 |
| 7 | 0 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | K7鍵 |
| 8 | 1 | 1 | 1 | 0 | 1 | 0 | 1 | 1 | K8鍵 |
| 9 | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 1 | K9鍵 |
| 10 | 1 | 0 | 1 | 1 | 1 | 0 | 1 | 1 | K10鍵 |
| 11 | 0 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | K11鍵 |
| 12 | 1 | 1 | 1 | 0 | 0 | 1 | 1 | 1 | K12鍵 |
| 13 | 1 | 1 | 0 | 1 | 0 | 1 | 1 | 1 | K13鍵 |
| 14 | 0 | 0 | 1 | 1 | 0 | 1 | 1 | 1 | K14鍵 |
| 15 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 1 | K15鍵 |

* 1. 中斷計時計數與串列通訊：
     1. MCS51的中斷簡介
        1. 單晶片在處理外部輸出入訊號的方式有兩種：
           1. PIO（程式I/O-ProgramI/O）：

透過程式指令讀取I/O埠狀態。但這種輸入方式無法在第一時間立即處理某些具有時效性的外部輸入訊號。

* + - * 1. IIO（中斷I/O-InterruptI/O）：

可立即中斷目前正在執行的程式，並做立即的回應與處理，本章將介紹中斷的原理，型式，與應用。

* + 1. MCS51的中斷型式：
       1. 外部中斷：

8051的外部中斷是指來自晶片硬體接腳INT0、INT1的中斷。這兩個外部中斷的觸發方式有低準位觸發（lowleveltrigger）與負緣觸發（fallingedgetrigger）兩種，可經由TCOM暫存器的ITX（X=0或1）位元設定。

* + - 1. 計時/計數中斷：

當8051的計時/計數器（TIMER0、TIMER1）產生溢位時，溢位旗標TF0（或TF1）會自動設為1，直到CPU跳到對應的中斷向量位址，執行中斷服務程式時，才會自動將TF0（或TF1）清除為1。

* + - 1. 串列埠中斷：

當8051的發射中斷旗標TI或接收中斷旗標RI為1時，會產生串列中斷請求。在中斷服務程式中，必須用指令清除TI與RI，因為硬體不會自動清除這兩個位元。

* + 1. MCS-51的外部中斷：
       1. MCS-51有5個中斷源，2個外部硬體中斷，2個計時/計數中斷，1個串列埠傳輸中斷：
          1. 外部中斷：

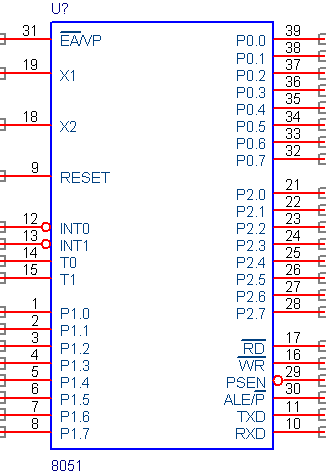
INT0、INT1（P3.2，P3.3）。

* + - * 1. 計時/計數中斷：

T0，T1（P3.4，P3.5）。

* + - * 1. 串列通訊輸出/入：

TXD，RXD（P3.0，P3.1）。



* + 1. MCS-51的中斷功能：
       1. 中斷源的致能方法（使用IE暫存器）。
       2. 外部中斷觸發方式（TCON）。
       3. 中斷優先順序（使用IP暫存器）。
       4. 中斷向量（中斷向量表位址）。
       5. 中斷處理流程。
    2. 中斷致能控制（IE暫存器）：
       1. 中斷源利用中斷致能暫存器（IE暫存器）來控制其致能與禁能。當中斷源被致能時，中斷才能被CPU接受。八位元例如，第0個外部中斷與第1個計時器中斷，IE必須令為#89H=#10001001B，即指令為＜MOVIE，#89H＞，第INT0與第TIMER1中斷。
       2. 當IE小於或等於80H（即IE=#0xxxxxxxB，或IE=#10000000B），所有中斷皆無效（即EA=1，或EX0~EX5皆為0）。

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| IE.7 | IE.6 | IE.5 | IE.4 | IE.3 | IE.2 | IE.1 | IE.0 |
| EA | 未用 | ET2 | ES | ET1 | EX1 | ET0 | EX0 |

* + - 1. 功能說明：



* + 1. 外部中斷觸發方式（TCON暫存器）：
       1. INT0、INT1外部中斷的觸發方式有兩種：
          1. 低準位觸發（lowleveltrigger）：

第0外部中斷（INT0），使用CLRIT0指令或IT0=0;

第1外部中斷INT1，使用CLRIT1指令或IT0=0;

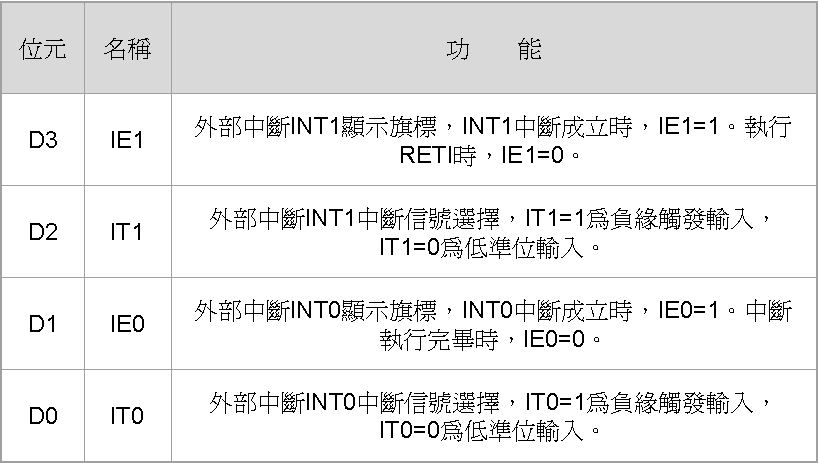
* + - * 1. 負緣觸發（fallingedgetrigger）：

第0外部中斷（INT0），使用SETBIT0指令或IT0=1;

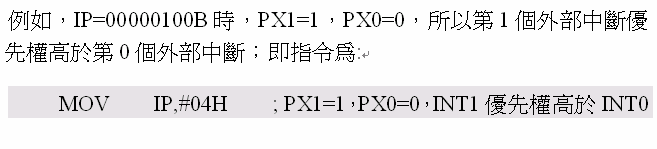
第1外部中斷INT1，使用SETBIT1指令或IT1=1;

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| TCON.7 | TCON.6 | TCON.5 | TCON.4 | TCON.3 | TCON.2 | TCON.1 | TCON.0 |
| TF | TR1 | TF0 | TR0 | IE1 | IT1 | IE0 | IT0 |

* + - 1. 功能說明：



* + 1. 中斷優先順序控制（IP暫存器）：
       1. MCS-51所有中斷源都是使用中斷優先權暫存器（IP暫存器）來控制中斷優先順序。



|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| IP.7 | IP.6 | IP.5 | IP.4 | IP.3 | IP.2 | IP.1 | IP.0 |
| 未用 | 未用 | PT2 | PS | PT1 | PX1 | PT0 | PX0 |

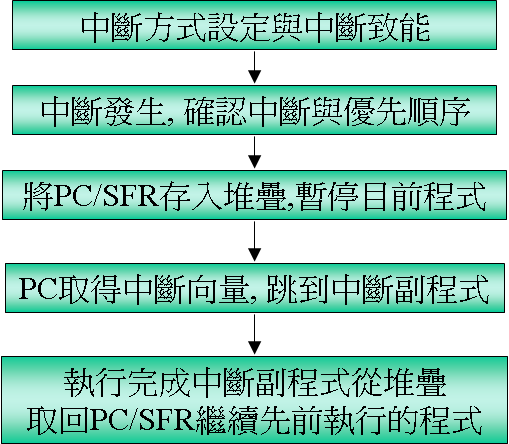
* + - 1. 功能說明：



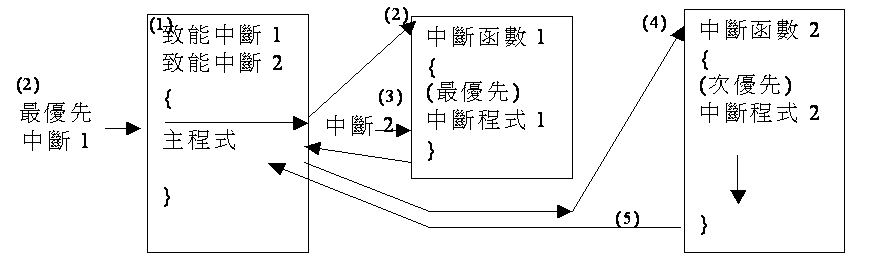
* + 1. 中斷向量位址：

|  |  |  |
| --- | --- | --- |
| 中斷 | 位址 | 功能 |
| RESET | 0000H | 系統重置啟始位址 |
| INT0 | 0003H | 外部中斷INT0向量 |
| INT1 | 0013H | 外部中斷INT1向量 |
| TIMER0 | 000BH | 計時計數中斷TIMER0向量 |
| TIMER1 | 001BH | 計時計數中斷TIMER1向量 |
| TIMER2 | 002BH | 計時計數中斷TIMER2向量 |
| UART | 0023H | 串列埠中斷向量 |

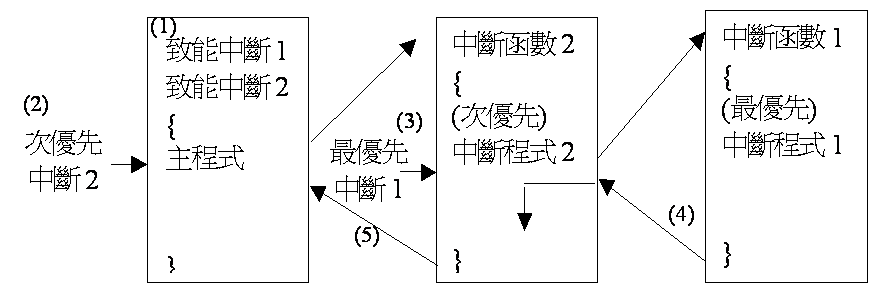
* + 1. 中斷處理流程：



* + 1. 中斷程式的工作方式：
       1. 最優先中斷先輸入：



* + - 1. 次優先中斷先輸入：



1. 設計內容：
   1. 程式碼：

#include <AT89X51.H>

#define RS P2\_7

#define RW P2\_6

#define Enable P2\_5

void delay(void);

void CheckBusy(void);

void WriteIns(char instruction);

void InitialLCD(void);

void WriteData(char i);

main()

{

TR1=1;

SCOM=0x50;

TMOD=0x20;

TH1=0xfd;

//TL1=0xfd;

while(1)

{

}

}

void InitialLCD(void)

{

WriteIns(0x38);

WriteIns(0x38);

WriteIns(0x38);

WriteIns(0x38);

//WriteIns(0x08); /\* off display \*/

WriteIns(0x01); /\* clear buffer \*/

WriteIns(0x0c); /\* on display \*/

WriteIns(0x06); /\* set input mode \*/

} /\* InitialLCD \*/

void WriteIns(char instruction)

{

RS=0;

RW=0;

Enable=1;

P0=instruction;

Enable=0;

CheckBusy();

} /\* WriteIns \*/

void WriteData(char i)

{

RS=1;

RW=0;

P0=i;

Enable=1;

P0=i;

Enable=0;

CheckBusy();

} /\* WriteData \*/

void CheckBusy(void)

{

char i=0x80;

while(i&0x80)

{

RS=0;

RW=1;

Enable=1;

i=P0;

Enable=0;

delay();

}

} /\* CheckBusy \*/

void delay(void)

{

int i;

for(i=0;i<100;i++)

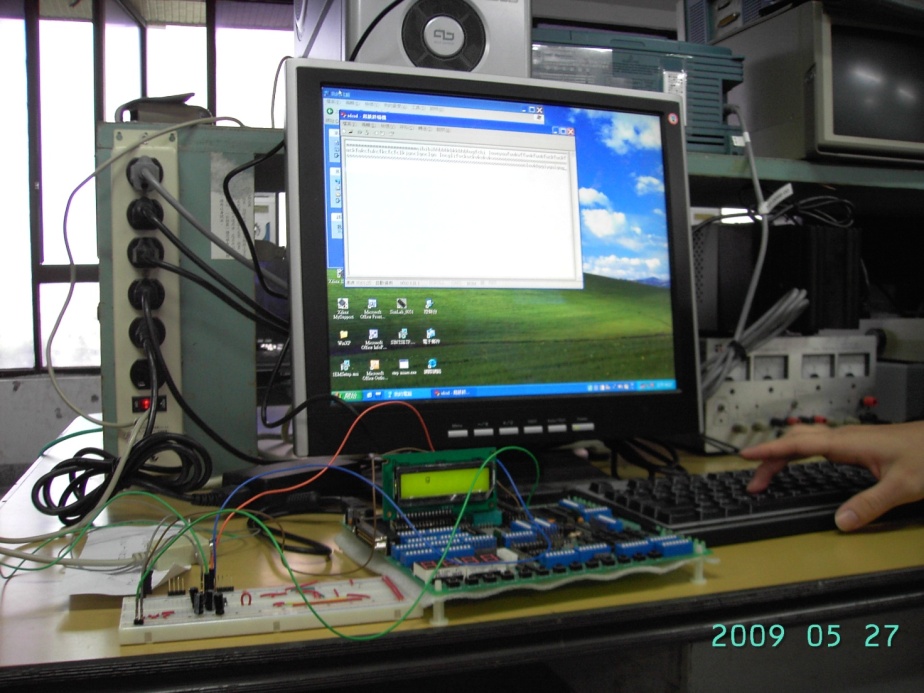
;

}

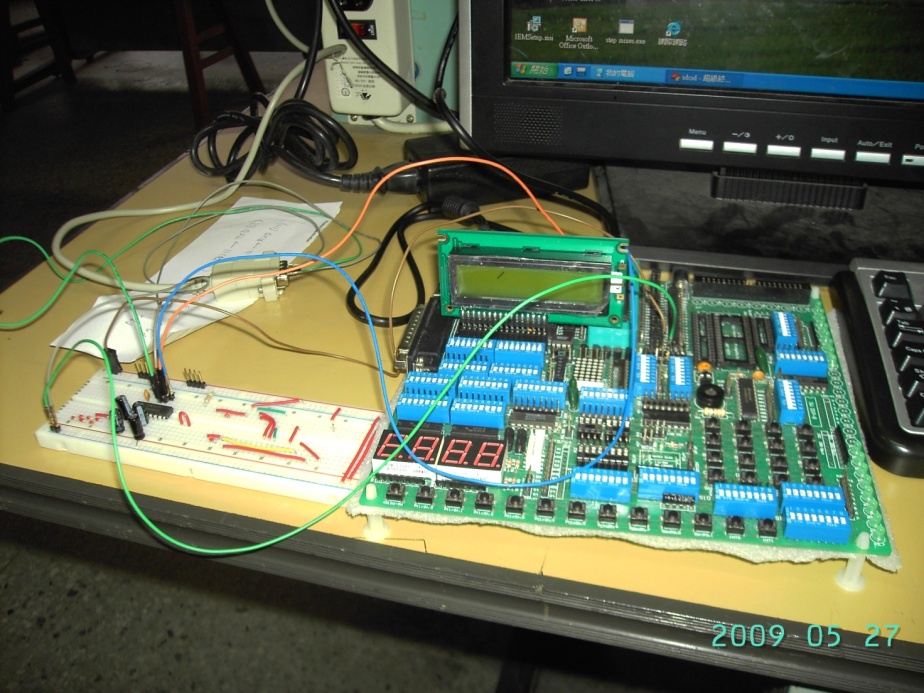
1. 設備及材料：
   1. 德源科技8051及AVR綜合實驗板
2. 實做及查錯

再寫程式前，我們分工合作，一個人寫程式，一個人算它的鲍率，一人查資料，排除可能的錯誤，完成題目要的成果

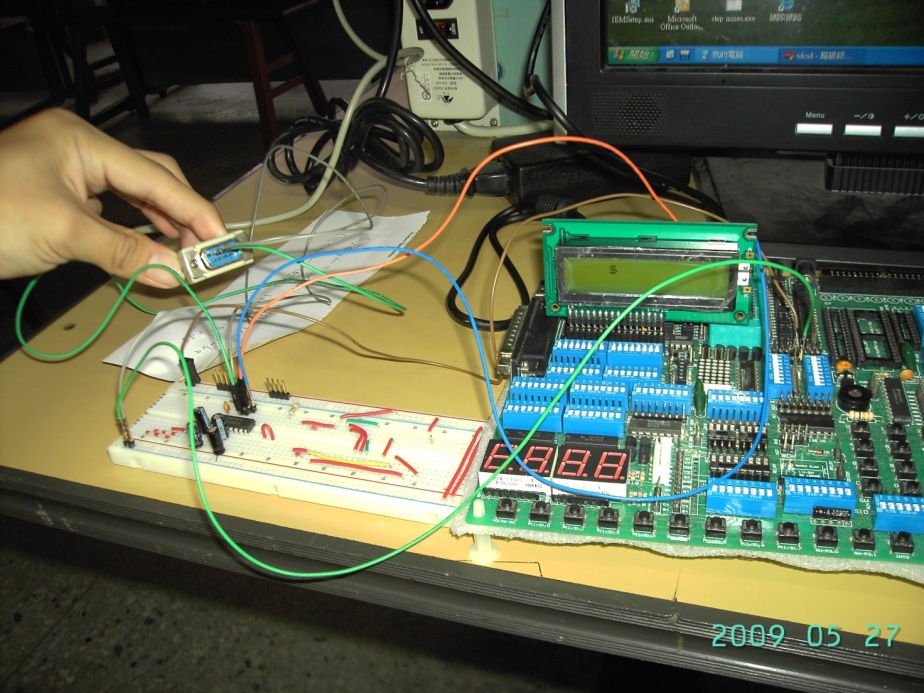
2. 實習結果
   1. 執行過程全景



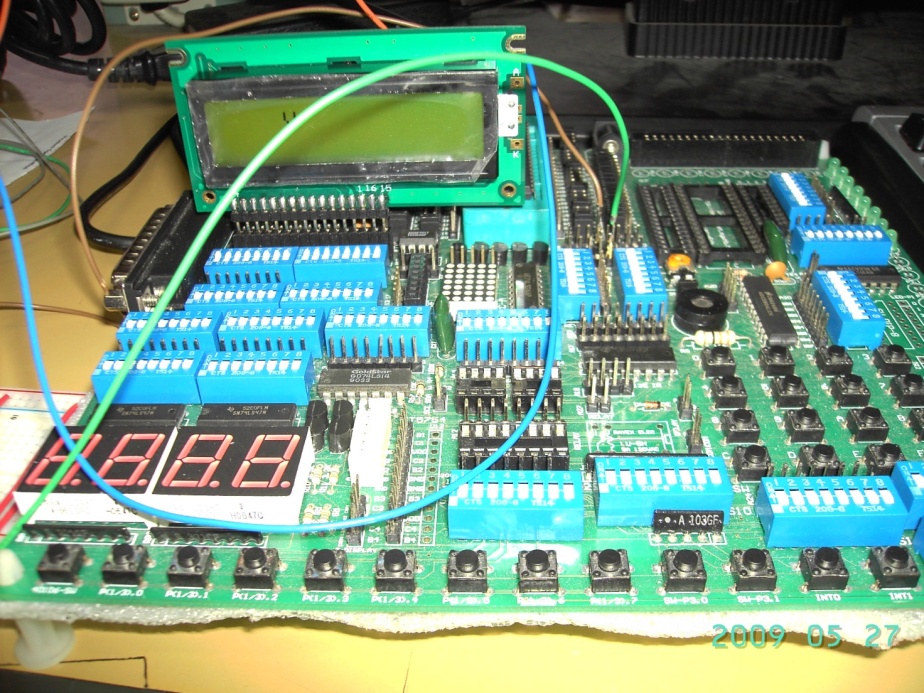
* 1. 輸入“/”



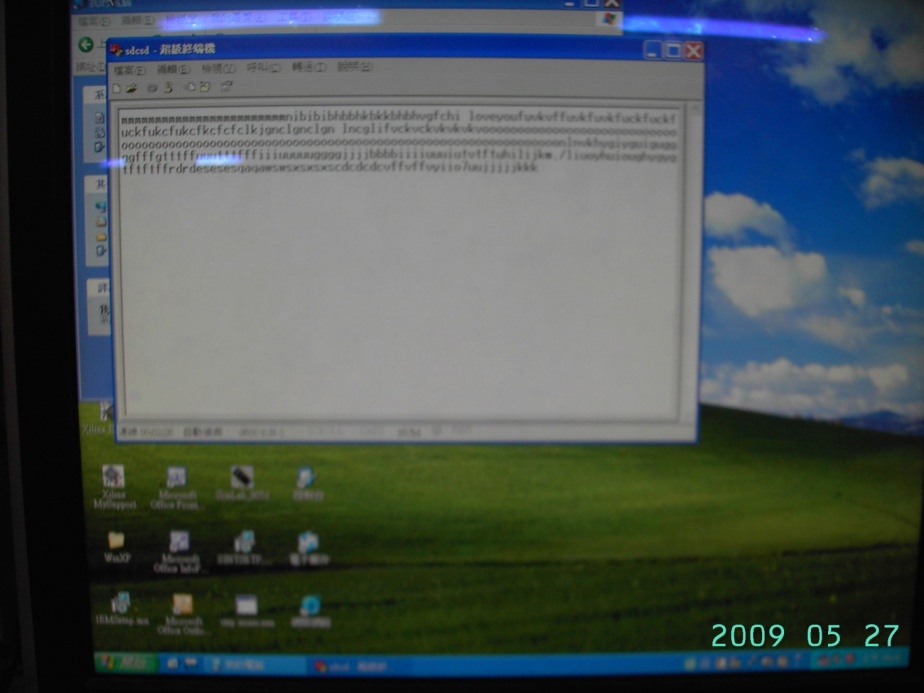
* 1. 輸入“s”



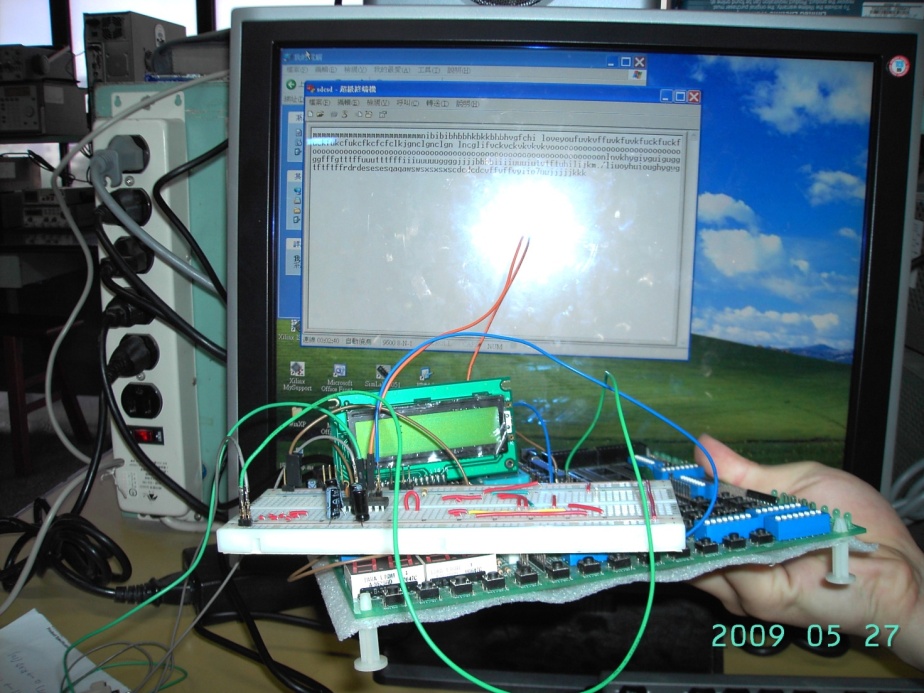
* 1. 輸入“v”



* 1. 顯示在PC上的情況



* 1. 功能完備，執行成功



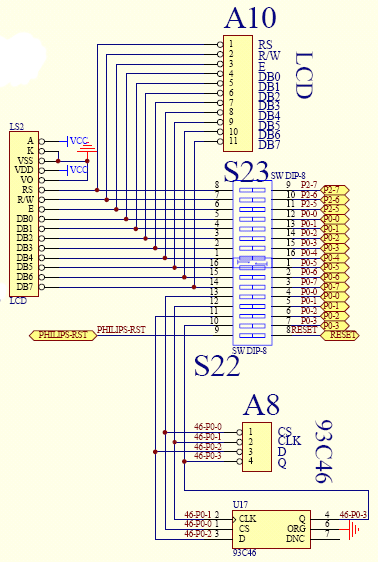
2. 實習討論

這次實驗重點在於鲍率的運算，只要得到運算的方法，對於寫程式的過程是非常的輕鬆可得，最後我們是在一書上面得職如何運算出來，才為我們解決此問題，再上我們裝備齊全，驅動程式也有，當天我們就完成了此項題目。

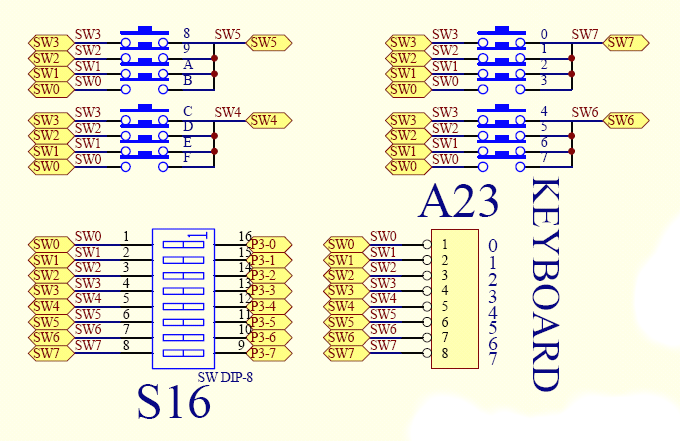
1. 實習心得

這是一個藉由串列傳輸阜去與電腦做溝通的題目，使用到了我以前小時候看不懂的 超級終端機，不過，其實這又是一個我們做過的實驗，雖然這次是額外的加分題目，但我們還是非常的用心去做，我們馬上就派出一個人衝回宿舍，去看以前我們在 **數位系統設計實習** 中是如何去撰寫的，所以我們就箭步如飛的完成，讓老師非常的訝異，並且老師也跟我們說下禮拜可以休息不用來了。

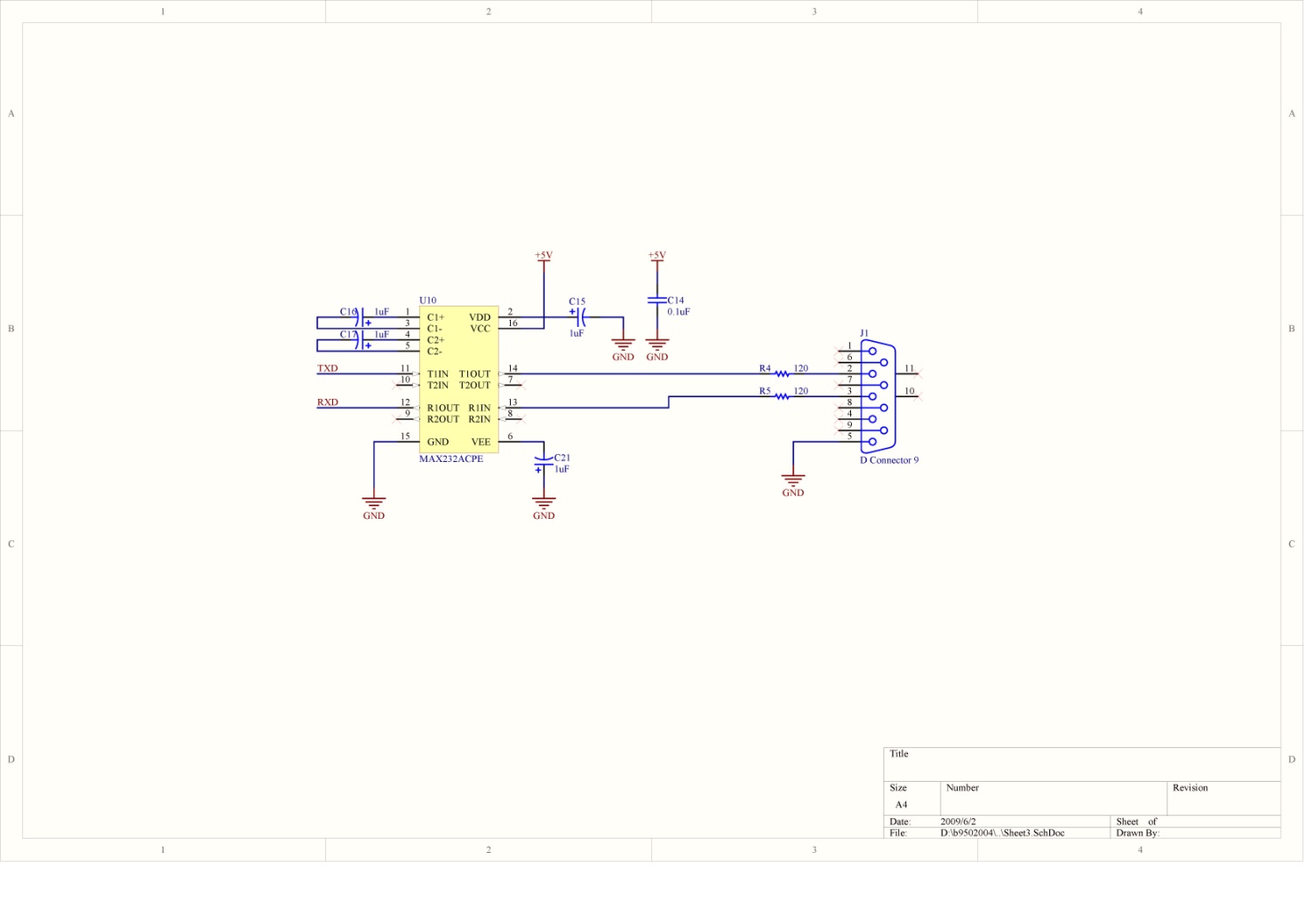
1. 參考資料
   1. 楊明豐，碁峰資訊股份有限公司，「8051單晶片C語言設計實務：使用Keil C」
   2. 實習板功能介紹光碟，各單元電路圖／完整電路圖.pdf
3. 附件
   1. 完整電路圖：
      1. LCD：



* + 1. KEY BOARD：



* + 1. 外接電路電路圖



國立臺灣科技大學

電子工程系

嵌入式系統設計實習

報告結束

感謝老師指導與詳閱